

**NETWORKING DAY**

**Συνεργασία στην Έρευνα & Επαγγελματικές  
Προοπτικές Νέων Επιστημόνων**

**Τρίτη, 24 Μαΐου 2011**

**Συνεδριακό και Πολιτιστικό Κέντρο  
Πανεπιστήμιο Πατρών**

**10:00-15:30**

**Νάνο/Μικροηλεκτρονική και Ενσωματωμένα Συστήματα**

**UPAT\_VLSILAB**

**Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων**

**Τμήμα Ηλεκτρολόγων Μηχανικών  
και Τεχνολογίας Υπολογιστών**



# Δυναμικό

12 υποψήφιοι διδάκτορες και post – docs

20 διπλωματικές εργασίες σε εξέλιξη

8 μεταπτυχιακές διπλωματικές

4 μέλη ΔΕΠ

Ροές σχεδιασμού ASIC

Ροές σχεδιασμού FPGA και prototyping

Ενσωματωμένα συστήματα και prototyping

Υπολογιστική υποδομή και εργαστηριακός εξοπλισμός

# Τεχνολογία, ερευνητικά αποτελέσματα και πνευματική ιδιοκτησία

- Σχεδιασμός συστημάτων μεγάλης κλίμακας ολοκλήρωσης
- Βελτιστοποίηση επιδόσεων συστημάτων
    - χαμηλή κατανάλωση και λοιπές προδιαγραφές
  - Σχεδιαστική μεθοδολογία
    - σε όλα τα επίπεδα της σχεδιαστικής αφαίρεσης
  - Εξειδικευμένες αρχιτεκτονικές υλικού
    - ασύρματα δίκτυα επικοινωνιών
    - συστήματα κρυπτογραφίας
    - συστήματα διόρθωσης λαθών

Δημοσιεύσεις 2009 - 2011

15 περιοδικά

23 συνέδρια

Υποβλήθηκαν 2 αιτήσεις διπλώματος ευρεσιτεχνίας (US patent)

# Προβλέψεις και προοπτικές ανάπτυξης

Μέθοδοι σχεδιασμού

πολυπλοκότητα

νέα είδη προδιαγραφών

νέες πλατφόρμες υλοποίησης

Εξειδικευμένες καινοτομικές λύσεις υλικού σε περιοχές βιομηχανικού ενδιαφέροντος

Θεωρία

# Συνεργασίες

Εκτεταμένη συνεργασία με

- ευρωπαϊκές βιομηχανίες  
FP7, ENIAC JU
- μέλη ΕΝΕΒΗ  
συνεργατικά προγράμματα φάσης 2
- εργαστήρια HMTY και ελληνικά πανεπιστήμια
- ενδοπανεπιστημιακό δίκτυο νανοηλεκτρονικής
- πανεπιστήμια και ερευνητικά ινστιτούτα
  - IMEC
  - POLITO
  - Arizona State University
  - Universite Bretagne Sud
  - Seoul National University
  - Delft
  - ...